

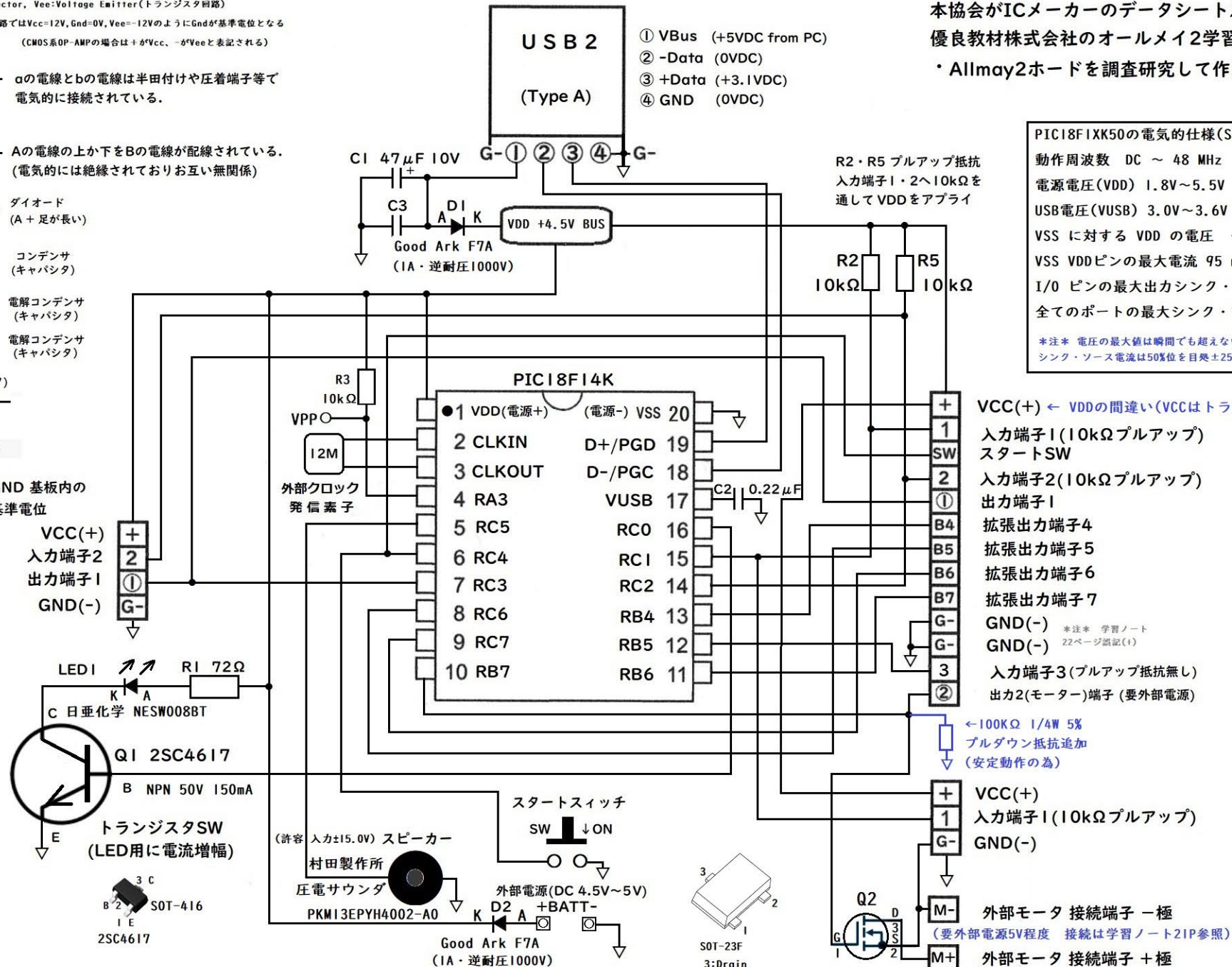
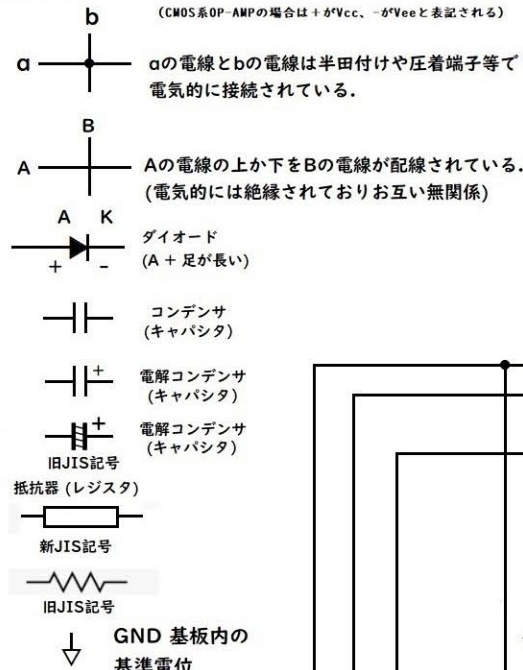
VDD:Voltage Drain(CMOS回路やICでは通常VDD=5V)

VSS:Voltage Source(CMOS回路やICではGnd=VSS=0V)

Vcc:Voltage Collector, Vee:Voltage Emitter(トランジスタ回路)

OP-AMP等の再電源回路ではVcc=12V, Gnd=0V, Vee=-12VのようにGndが基準電位となる

(CMOS系OP-AMPの場合は+がVcc、-がVeeと表記される)



PIC18F14K50の電気的仕様(SPEC)

動作周波数 DC ~ 48 MHz

電源電圧(VDD) 1.8V~5.5V

USB電圧(VUSB) 3.0V~3.6V

VSS に対する VDD の電圧 -0.3V ~ +6.0V

VSS VDDピンの最大電流 95 mA

I/O ピンの最大出力シンク・ソース電流 ±25 mA

全てのポートの最大シンク・ソース電流 ±90 mA

注 電圧の最大値は瞬間でも超えない様にしてください。
シンク・ソース電流は50%位を目処±25mAは12.5mA以内で使いましょう。

VCC(+) ← VDDの間違い(VCCはトランジスタ回路用)

入力端子1(10kΩプルアップ)
スタートSW入力端子2(10kΩプルアップ)
出力端子1

拡張出力端子4

拡張出力端子5

拡張出力端子6

拡張出力端子7

GND(-)

GND(-)

入力端子3(プルアップ抵抗無し)

出力2(モーター)端子 (要外部電源)

←100kΩ 1/4W 5%
プルダウン抵抗追加
(安定動作の為)

VCC(+) 入力端子1(10kΩプルアップ)
GND(-)

外部モータ 接続端子 - 極
(要外部電源5V程度 接続は学習ノート21P参照)
外部モータ 接続端子 + 極

Nch-MOSFET SW ON抵抗:4.5Vで40mΩ
D-S:30V G-S:±10V ID:5A

注 D-S間の耐圧が30Vと
低電圧の為サブプレッション
ダイオードを取り付ける事